```
Page 1 / 1
                     DIALOG.EMT
?S PN=JP 55128899
                   1 PN=JP 55128899
        S7
?T S7/5
 7/5/1
DIALOG(R)File 352:Derwent WPI
(c) 2003 Thomson Derwent. All rts. reserv.
002553893
WPI Acc No: 1980-71917C/198041
  Vitreous ceramic substrate prodn. with internal copper wiring - by
  metallising thermoplastic film contg. glass powder, laminating, firing
  and crystallising
Patent Assignee: IBM CORP (IBMC )
Inventor: HERRON L W; MASTER R N; TUMMALA R R
Number of Countries: 009 Number of Patents: 009
Patent Family:
Patent No
                 Kind
                          Date
                                    Applicat No.
                                                      Kind
                                                               Date
                                                                          Week
                       19801001
EP 16307
                                                                         198041
                       19801006
JP 55128899
                                                                         198047
                   Α
US 4234367
                        19801118
                                                                         198049
EP 16307
                   R
                       19811104
                                                                         198146
DE 3060057
                       19820114
                                                                         198203
CA 1123115
                                                                         198221
                   Α
                       19820504
JP 87045720
                   В
                       19870928
                                                                         198742
IT 1148807
                   В
                       19861203
                                                                         198839
IT 1150089
                   В
                       19861210
                                                                         198842
Priority Applications (No Type Date): US 7923112 A 19790323
Cited Patents: US 3604082; US 3902102; US 4101952
Patent Details:
Patent No Kind Lan Pg
                               Main IPC
                                             Filing Notes
EP 16307
                 A G
   Designated States (Regional): AT BE DE FR GB
                 B G
   16307
   Designated States (Regional): AT BE DE FR GB
Abstract (Basic): EP 16307 A
     In the prodn. of a vitreous ceramic substrate with Cu-based metallisation, green films are produced using a thermoplastic organic
     binder (I) contg. finely-divided particles of a crystallisable glass
     with a crystallisation temp. below the m.pt. of Cu and a Cu-based conductive trace is formed on its surface. A laminate of a second green
     film on the first is heated in an atmos. of H2 and H20 in 10-4 to
     10-6.5 ratio up to a firing temp. between the annealing temp. and softening temp. of the glass. This temp. is maintained until (1) has been decomposed and removed. The H2/H2O atmos. is then replaced by an
     inert atmos, and the laminate is heated to the crystallisation temp, of
     the glass for melting and crystallising the glass particles to a
     vitreous ceramic structure with an internal conductive trace.
          The substrate is specified for use for integrated semiconductor
     wafers. Multilayer substrates compatible with thick film Cu technology
     can be produced.
Title Terms: VITREOUS; CERAMIC; SUBSTRATE; PRODUCE; INTERNAL; COPPER; WIRE; METALLISE; THERMOPLASTIC; FILM; CONTAIN; GLASS; POWDER; LAMINATE; FIRE;
  CRYSTAL
Derwent Class: A85; L01; L03; P73; U11; U14; V01
International Patent Class (Additional): B32B-017/00; B32B-031/24;
   CO3B-032/00; CO3C-027/00; CO4B-039/00; HO1G-004/30; HO1L-023/52;
```

H05K-003/46

File Segment: CPI; EPI; EngPI

## ⑩ 日本国特許庁 (JP)

⑩特許出願公開

# ⑩ 公開特許公報 (A)

昭55—128899

⑤ Int. Cl.³
 H 05 K 3/46
 H 01 L 23/52

識別記号

庁内整理番号 6465-5F 7210-5F ③公開 昭和55年(1980)10月6日発明の数 1審査請求 有

(全 7 頁)

図ガラス・セラミック構造の製造方法

②特 願 昭55-3707

②出 願 昭55(1980) 1 月18日

優先権主張 Ø1979年3月23日 Ø米国 (US)

**3**23112

⑫発 明 者 レスター・ウイン・ヘラン

アメリカ合衆国ニユーヨーク州 ホープウエル・ジヤンクション ・パータントラ・ドライブ(番 地なし)

⑦発明者 ラジ・ナビンチヤンドラ・マスター

アメリカ合衆国ニユーヨーク州

ワツピンジヤーズ・ホールズ・ スプリツト・トリー・ドライブ 8番地

砂発 明 者 ラオ・ラママハラ・タマラ

アメリカ合衆国ニユーヨーク州 ワツピンジヤーズ・ホールズ・ スプリツト・トリー・ドライブ 20番地

⑪出 願 人 インターナショナル・ビジネス

・マシーンズ・コーポレーショ

ン

アメリカ合衆国10504ニユーヨ ーク州アーモンク(\*番地なし)

邳代 理 人 弁理士 岡田次生 外1名

#### 明 紬 書

1.発明の名称 ガラス - セラミック構造の製造方法 2.特許請求の範囲

(1) 網の融点よりも低い結晶化温度を有する結晶 化可能なガラスの粒子を分散させた熱可塑性有機 パインダから成る少なくとも1つのグリーン・シ ートを形成し、

上記グリーン・シートの表面上に、 網を含む導体を形成するための組成物のパターンを形成し、

上記パターンを有するグリーン・シート上に別のグリーン・シートを重ねて上記パターンをその間にはさみ込み、

`上記重ねられたシートを積層し、

上記積層体を、炭素に関しては酸化的で且づ開 に関しては非酸化的な組成比の水素と水蒸気の雰 囲気中で、上記ガラスの徐冷温度と軟化温度との 間の範囲内のパインダ燃焼温度で、上記パインダ を分解するに充分な時間加熱し、

上記雰囲気を不活性雰囲気で置き代え、

上配積層体を上配ガラスの結晶化温度まで加熱 し上記ガラス粒子を融合及び結晶化し、内部に銅を含む導体のパターンを有するガラス - セラミッ ク構造を形成する工程を含む

ガラス・セラミック構造の製造方法。

(2) 上記水素と水蒸気の比が H<sub>2</sub> / H<sub>2</sub> O = 1 0<sup>-4</sup>
乃至 1 0<sup>-6.5</sup> である特許請求の範囲第(1)項記載の 製造方法。

### 3.発明の詳細な説明

(1)

特開昭55-128899(2)

カバー等を取り付けるための端子パッドを持つように設計してもよい。埋め込み導体レベル間の相互接続はいわゆるパイア(via)により得る事ができる。これは積層前に形成された各々のガラス・セラミック層の孔を金属ベーストで充塡して作ったもので、焼成すると焼結された稠密を銅の金属相互接続になる。

本発明の1つの目的は、網を含みセラミックと 共に焼成可能な厚膜回路と適合する多層ガラス -セラミック基板の製造である。

本発明の他の目的は、鋼を含む導体の内部パタ ーンを含むガラス - セラミンクの多層基板の製造 方法を与える事である。

本発明の他の目的は、チップを取り付けるため に絹を含む導体が基板支持体内の種々のレベルに設 けられた、半導体部品チップ用の多層 ガラスーセ ラミック基板支持体の製造方法を与える事である。

多層レベル・セラミック回路構造を用いると高 いパッケージング密度が達成可能なので、半導体 集積回路及びその他のパッケージングに関して電

(3)

アルミナ(A 2 2 0 3 ) は、その卓越した絶縁性、 熱伝導性、安定性及び強度により、そのような基 板の製造のために選択される材料として広く受け 取られている。けれども種々の高性能の応用には、 アルミナの比較的高い誘電率(約10)がかなり の信号伝搬遅延及び維音を必然的に伴なう。アル ミナの別の欠点はシリコン半導体チップ(約25 ~30×10<sup>-7</sup>/で)と比べて比較的高い熱膨張 係数(約65~70×10<sup>-7</sup>/で)である。これ

(5)

\*子産業において多層セラミンク構造は広範に受け 入れられている。例えば米国特許第337994 3号、第3502520号及び第4080414 号を参照されたい。

一般にそのような従来のセラミック構造は、セラミック微粒子、熱可塑性ポリマー (例えばポリビニルブチラル)及び溶媒を混合したセラミック「ペイント」から作られたセラミック・グリーン・シートから形成される。とのペイントはセラミック・シート又はメリップの形に成形又は塗布され、次に溶媒が揮発されて凝集した自己支持的で柔軟なグリーン・シートを与える。グリーン・シートは最終的には饒成され、樹脂を追い出しセラミック微粒子を焼結して稠密をセラミック基板になる。

多層構造を製造する時、所望の多層構造の構成 層である必要なグリーン・シート上に電気伝導体 形成用組成物が(スプレー、ディッピング、スク リーニング等によつて)特定パターンに被着され る。構成シートは、最終構造のレベル間相互接続

(4)

はある場合に、特にシリコン・チップがはんだ相 互接続で基板に結合される場合に、何らかの設計 及び信頼性の考慮を生じさせる。

また別の欠点は市販のアルミナの高い焼結温度 (約1600で)である。とれは共に焼結する事 のできる導体材料の選択を、タングステン、モリ ブデン、白金、パラジウム又はとれらの金属の相 互の組合せ又はこれらの金属と他の金属の組合せ のような耐火金属に制限し、金、銀、銅のような 良好な導体の使用をアルミナの焼結温度に達する 前にそれらが溶解するという理由で排除している。

多層ガラス~セラミンク構造は特顧昭54~4 048に開示されている。この構造はアルミナ・ セラミンク構造の欠点を除去している。この多層 ガラス-セラミンク構造は低い誘電率を特徴とし 金、銀、銅の厚膜回路と適合しそれらと共に焼結 可能である。

上記特許出顧に開示された2つの型のパラス-セラミックの内の1つは主要な結晶相としてβ-リチア輝石、 Li<sub>2</sub>O ・A ℓ<sub>2</sub>O<sub>1</sub>・4 S i O<sub>2</sub> を有し、他方は

•

特開昭55-128899 (3)

主要な結晶相として重青石、2 M g O・2 A L 2O s・5 S i O 2 を有する。これらの焼結されたガラースーセラミックの共通の特徴は1000でよりも低い温度でのすぐれた焼結可能性と結晶化である。

しかし鍛はエレクトロ・マイグレーションの問題を起こす傾向を有し且つガラス・セラミック中 に拡散する疑いのある事が見い出された。

金のメタラジー(約3.7.5 μΩσπの抵抗率)を 使えば良好なガラス-セラミック基板が作られる が、しかし金は甚だ高価である。従つて実用的経 済的な代替物として頻に選択が限定される。又合 金化は抵抗率の増加という欠点を招くであろう。

銅の使用は厚膜技術において比較的新しい。銅の酸化可能性のため多層構造は選元性もしくは中性の雰囲気中で焼結する必要がある。しかし選元性雰囲気は付帝の問題を生じさせる可能性があるので、中性雰囲気が好ましい。予偏饒成されたアルミナ基板上の銅厚膜を焼結するための典型的な工業的サイクルは、50~10℃/分の速度で900~950℃の焼成もしくは焼結温度に加熱し

(7)

に焼結されない黒色もしくは黒つぼい基板が得られる。この色は一般に炭素残留物から生じるものとされている。

湿つた及び乾燥した窒素、湿つた及び乾燥したフォーミング・ガスを含む櫃々の中性もしくは湿元性の雰囲気を用い、そして(揮発性の生成物を捕獲しないように)ガラスーセラミンクの融合温度より低い温度に長時間保持すると共に、酸化倒形成による大きな体積変化を伴なわずに炭素を酸化し形成された酸化銅を鍋に還元する目的で空気化して、カイミング・ガスを交代させるようにした場合も種々の問題があつた。

何らかの分別(fractionation)の機構 、例えばアンシッピング(unzipping)、加 水分解等)によつて炭素質残留物が残らないよう に燃焼させ、基板を黒ずませないポリマ・パイン ダ系を開発する試みは、良好な燃焼特性を持つに もかかわらず他の付随的欠点を生じた。例えばポ リαメチルスチレン及びポリインプチレンは劣つ た膜形成剤である事が見い出された(例えば劣つ ビーク温度で 1 5 分間保持しその後 5 0 ~ 7 0 C . / 分の速度で冷却する事である。

多層ガラス - セラミック構造の製造において、パインダの使用に困難が生じ得る。即ち従来の処理方法では任意に使用できたパインダの使用が不可能になるかもしれないのである。例えばポリピニルプチラル・パインダは1150℃以下の非酸化雰囲気中では容易に完全に燃焼しない事が見い出されている。又パインダ除去に関して全てのパインダ残留物が除去されるまでガラス - セラミック部材が多孔質のままでいる必要がある。

ガラス-セラミック及び銅メタラシーを使用する場合、パインダ除去のための最大温度は約800℃~875℃におけるガラス微粒子の融合のためにそれよりもずつと低くなる。つまり、もしガラスが融合すると残留パインダがガラス質の部材中に捕獲されるからである。又選素又は他の任意の中性もしくは還元性雰囲気はガラス融合温度例えば800℃~875℃以下でのパインダ除去を困難にする事も見い出されている。その結果完全

(8)

たグリーン・シートを形成する)。ポリオキシメチレン、ポリエチレン及びポリプロピレンは通常の好ましい溶媒に適度に溶けないので突き出る(extrude)事が見い出され且つ適当な燃焼特性を捺たなかつた。

特開昭55-128899(4)

するために約0.5時間保持し、次に窒素中で1~ 3 ℃/分の速度で約930~970℃の焼結温度 まで加熱し、との温度で2時間保持するステップ を含む。燃焼温度への加熱の間、1 実施例では雰 囲気のH2 /H2O 比が400℃にかける10-8 から燃焼温度における10-4まで連続的に変化す る。一般にH2/H2O 比の変化は雰囲気を銅に 対して少し還元性に保ち炭素に対して常に高度に 酸化的に保つものである。多層ガラス・セラミッ ク構造に関してこの焼成サイクルは、銀を費元状 態に保ちながらバインダを完全に除去し、良好な 金属鋼を持つ白い基板を作る事が見い出された。 第1図は銅、炭素とそれらの酸化物の間の平衡曲 線を示し、とれは正しい比のH。と水蒸気との混 合物が銅に関しては還元性乃至中性の条件を保ち ながら炭素を酸化するのに使える事を示す。

バインダ除去温度即ち燃焼温度を785±10 でに選ぶ理由は2つある。前に示したように、使用される結晶化可能ガラスはバインダ除去温度即 ち燃焼温度でバインダの完全な除去を可能にする

(11)

図に示されるように、積層された生のガラスーセラミック構造はH2/H2O 雰囲気に切換わる前に約200でまで不活性雰囲気(例えばN2)中で前加熱することができる。

強度(破壊係数、熱膨張率)及び誘電率等のガ

ために多孔質でなければならない。この温度における多孔性は又上記温度の保持期間の終了時近くにガラス中に存在する捕獲もしくは分解された水分を容易に除去する事も可能にする。

パインダ除去時間~温度窓(window )は炭 素の酸化と結晶化可能ガラスの粘性硫動特性との 考察から決定された。これは第2図に示されてい る。グラフから温度が低過ぎる(例えば750℃) と炭素除去のために禁止的に長い時間がかかり、 一方保持温度が高すぎる(例えば830℃)とガ ラスの細孔が閉じる時に水分及びバインダ残留物 を捕獲するであろう。分解された水はガラス結晶 成長の間に排斥されるので、(細孔の閉じた後) それは残留した炭素を酸化し酸化炭素及び水素を 形成して基板が膨張もしくは最悪の場合は爆発す る原因になる。このブローテイングという、焼結 時にガラス - セラミック部材が収縮する代わりに 膨張する現象は、第3回に示されるような典型的 を 焼成スケジュールによつて説明されるような本 発明による処理工程で避けることができる。第3

(12)

ラスーセラミンクの性質はH: /H2O 雰囲気によって悪影響を受けるであろうという事が普通予測されるであろう。しかし本発明で定められた焼成スケシュールに従う事によつてガラスーセラミンク中のいかなる分解された水も(例えば785 ±10℃の)の保持期間の終りに除去される。その結果H: /H2O 雰囲気で焼成されたガラスーセラミンクの性質は、以下説明するように空気中で焼成されたガラスーセラミンクの性質よりも劣らかい。

ガラス#12の組成(重量パーセント)は次の 通りである。

S i O 2	5 2.5	P 2 O 5	1. 5
М g О	2 2.0	B 2 O 3	0. 5
	220	7 . 0 .	1 5

本発明による焼成後、

破壊係数= 2 1 0 MN/m² ( メガ・ニユートン/m² )

(14)

特開昭55-128899(5)

熱彫張率= 1 8 × 1 0<sup>-7</sup>/ C 誘電率 = 5.0 ( 1 0 0 0 H 2 で)

普通に焼成できる銅ベースト(例えば融解されたベーストである Electro-Science Lab. #2310及び反応的に結合されたベーストである Electro-Science Lab. #2311) は225~4 $\mu\Omega$ -cmの抵抗率を持つ。この鍋は普通比較的酸素のない雰囲気(30ppm)中で焼成される。抵抗率は230 $\mu$ m幅、23000 $\mu$ m厚さ、平均厚み5.25 $\mu$ mの線で測定された。  $H_2/H_2O$  雰囲気中で焼成された後に得られた抵抗率は20±02 $\mu$ 0-cmであった。

付着測定はいわゆる「引つばりテスト」によつて行をわれた。このテストで、本発明に従つて焼成された(組成#12のガラスから形成された) 基板上の銅メタラジー(例えば Electro-Science Lab.ペースト#2310)のパッドに接触ピンが62Pb/36Sn/2Agを用いて180で数秒間ではんだ付けされた。ピンは

(15)

ガラス#11 5 2.5 P 2 O 5 2.0 SiO. 1. 0 2 2.0 B 2 O 3 MgO ZrO2 2.0 AL2O3 2 2.0 ガラス#12 SiO, 5 2.5 P205 1. 5 2 2.0 ZrO2 1. 5 MgO A 4.0. 2 2.0 B 2 O 3 0.5 ガラス#14 5 2.5 2.0 SiO. P . O . 2 2.0 MgO B 2 O 3 1. 0 2 2.0 ZnO 1. 0 A & 2 0 3 ガラス#16 SiO, 5 2.5 B 2 O 3 1. 0 MgO 2 3.5 SnOz

との各々は7 8 5 ± 1 0 ℃のパインダ燃焼温度を有する。

2 1.0

A L 2 Q 3

7 6 0 μ m の直径の頭部を有し、パッドは直径が 1 5 2 0 μ m であつた。 5 6 0 μ m / 分の引つば り速度は引つばり力の値に何ら重要な偏差を生じ させなかつた。 1 組の測定は 4.4 k g の平均を与 え、他の組の測定は 5.1 6 k g という力の値を与 えた。殆どの故障は銅ーピン境界で生じ、ある例 ではガラスーセラミックが鋼パッドの下で破損し 持ち上げられた。

上述の工程は、ガラスの結晶化温度が銅の融点より約100~150℃低い多種多様なガラスーセラミック/銅基板に対して修整され得る。そのようなガラスの例は上記特顧昭54-4048に開示されている。例えばその組成は重量パーセントで次のようなものがある。

(16)

ガラス#10

S i O<sub>2</sub> 5 0.6 P<sub>2</sub> O<sub>3</sub> 2.0 M g O 2 4.2 B<sub>2</sub> O<sub>3</sub> 2.0 A L<sub>2</sub> O<sub>3</sub> 2 1.2

とのガラスはその低い触合温度によりパインダ 燃焼のために120±10℃まで加熱できる。

多層基板製造工程は次に説明する基本工程を含む。

工程1: 選ばれた結晶化可能ガラス ( 特に この 例に関して # 1 2 のガラス ) のカレットが 2 ~ 7 μm の範囲の平均粒子サイズに摩砕される。 摩砕は 2 段階で行なり事ができる。 4 0 0 メッ を砕は 2 段階で行なり事ができる。 4 0 0 メッ を砕な子サイズまで予備的な乾式又は湿葉としてを行ない。 適当な有機バインダ及び溶媒として 形でになる ラリー又はスリップが得られるまで、パインダ及び溶媒の媒体中でカレットを長時間摩砕する単一の工程も可能で

(18)

特徽昭55-128899(6)

る。後者の場合大き過ぎる粒子を除くために濾 、 過工程が必要である。

例えば適当なパインダとしては、ジブロビルグリコールジペンゾエート(例えばTennessee Products and Chemical Corp. のペンゾフレックス可塑剤)等の可塑剤を添加したポリビニルブチラル樹脂がある。他の適当なポリマーはポリビニルホルマール、ポリ塩化ビニル、ポリ酢酸ビニル、アクリル樹脂の選択されたもの、等である。同様に他の適当な可塑剤例えばフタル酸ジオクチル、フタル酸ジプチル等も使用できる。

容易に蒸発可能な溶媒を加える目的は1つはパインダが各ガラス粒子を被極する事を可能にするように最初にパインダを溶解する事、第2に良好な成形可能性を与えるためスリンブもしくはスラリーの粘性弾性を調整する事である。この例の目的のために特に効果的な溶媒は米国特許第4104345号の二重溶媒系、特に二重メタノール/メチルイソプチルケトン(1/3の重量比)溶媒系である。

(19)

クが充分に流動して導体パターンを封じ込めるよ うなものであるべきである。

工程1:パインダを除去するために焼結温度まで積層体を焼成し、ガラス粒子を焼結又は融合させ、同時に金銭粒子を密度の高い銅線及びパイアに焼結しながら結晶化によつてガラスーセラミックに変換する。

典型的な焼成スケシュールが第3図に示されている。この例ではグリーン積層体は約200℃の温度に至るまで約15時間窒素雰囲気中で215 で一分の速度で予備加熱される。200℃の地点で窒素は体積比10-0-5 のH2 /H2〇 雰囲気で散換される。加熱は約450℃まで持続する。加熱速度はこの時約29℃/分に増加し、加熱は約180℃の保持温度まで持続する(例えば約2時間)。780℃の保持温度で約6時間経過した後、H2 / H2〇 雰囲気は窒素雰囲気に切り換えられ、さらに約05時間780℃の温度が維持される。この時点で約21℃/分の速度で再び温度が上昇し(ガラス#12については約960℃の)ガラ

「工程2:工程1のように準備されたスリップも しくはスラリーは通常の技術に従つて、好まし くはドクター・ブレード技術によつて(例えば 約200~250μmの厚さの)グリーン・シ ートに成形される。

工程3: 成形されたシートは必要な大きさに切り揃えられ、必要な位置にパイプ・ホールがパンチされる。

工程 4 : 銅のメタライズ用ペースト(例えば

Electro-Science Lab. #2310)
が各シートのパイプ・ホールに注入される。
工程5:適当な網ペーストもしくはインク(た
とえばElectro-Science Lab. #23
10)が次に工程4の各グリーン・シート上に
必要な導体バターンにスクリーン印刷される。
工程6:工程5で準備された複数のシートが積
届プレス中で位置を合せて積層される。

積層に用いられる温度及び圧力は、(1) 各グリーン・シートが互いに接着してモノリンックはグリーン基板を作り、且つ(2) グリーン・セラミン

(20)

スの結晶化温度に至る。この温度は約2時間維持され、その後温度は約38℃/分の速度で下降す

H<sub>2</sub> /H<sub>2</sub>O 雰囲気の9.5 時間の持続期間中その体積比は10<sup>-6.5</sup> から10<sup>-1</sup>まで連続的に増加される。

第4図は単純化された処理方式を説明する。焼 成スケシュールは以下の点を除けばほぼ同じである。 (1) 当初の窒素雰囲気がパインダ燃焼温度、 (例えば780℃)に至るまで維持され、その時 点で雰囲気は体験比10~のH2/H2O に切り 換えられる。 (2) この比はパインダ燃焼期間( 例えば6時間)中ほぼ一定に保たれ、その後窒素 雰囲気に切り換えられさらに半時間H2O を追い 出すために保持温度(780℃)で加熱が続けられる。そしてガラスの結晶化温度で保持期間中加 熱される。

#### 4.図面の簡単な説明

第1図はH2 グH2O 雰囲気中での銅、炭素と その酸化物との間の平衡曲線の図、

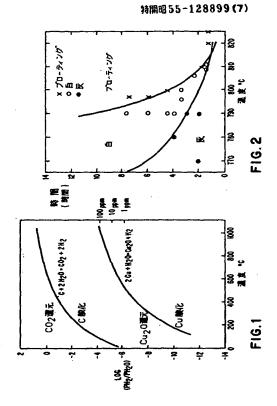
(22)

第2回はH。/H2O 雰囲気中でのガラス‐セ ラミック・グリーン・シートのパインダ除去とブ ローテイングを示す凶、

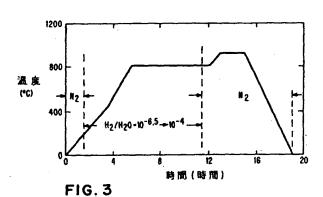
第3図は本発明の一実施例による焼成スケジュ ールを示す凶、

第4 図は本発明の別の実施例による焼成スケジュールを示す図である。

出 顕 人 インターナンコナル・ビジネス・マン・ンズ・コーポレー・ノヨン 代 理 人 弁理士 岡 田 次 生 (外1名)



(23)



1200

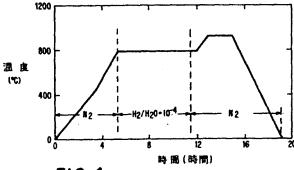


FIG.4